

Bity statusowe interfejsu sieciowego dla CPE210/215/220/240

Numer bitu	Nazwa	Opis
1	Port 1 Full-duplex	Ten bit jest ustawiony w stan wysoki, gdy określony port działa w trybie pełnego duplexu.
2	Port 1 pracuje z najwyższą możliwą prędkością	Ten bit jest ustawiony w stan wysoki, gdy określony port działa z najwyższą możliwą prędkością.
3	Port 2 Full-duplex	Ten bit jest ustawiony w stan wysoki, gdy określony port działa w trybie pełnego duplexu.
4	Port 2 pracuje z najwyższą możliwą prędkością	Ten bit jest ustawiony w stan wysoki, gdy określony port działa z najwyższą możliwą prędkością.
5	Network Time Locked	<p>Zegar interfejsu Ethernet jest zsynchronizowany z zegarem serwera sieciowego SNTP. W przypadku, gdy bit ten jest w stanie niskim oznacza to, że czas zegara Ethernet nie równa się z czasem serwera SNTP.</p> <p>Bit ten jest uaktualniany bez względu na to, czy została skonfigurowana usługa transferu czasu SNTP lub przerwania uaktualnienia czasu CPU na sterowniku.</p> <p>Po więcej informacji można zwrócić się do instrukcji <i>GFK-2224</i>, sekcja 7.4 <i>Time-Stamping of Ethernet Global Data Exchanges</i>.</p>
6	-----	----- Bity zarezerwowane -----
7		
8		
9	Błąd na jednym z kanałów	Ten bit jest ustawiony w stan wysoki, gdy jeden lub więcej kanałów posiada błąd. (stan poprawnej pracy to 0)
10	-----	----- Bity zarezerwowane -----
11		

12	LAN1 Port 1 OK	Ten bit jest w stanie wysokim tak długo, jak oprogramowanie interfejsu Ethernet ma możliwość komunikacji po sieci. W przypadku, gdy sieć staje się nieosiągalna ze względu na problemy lokalne lub zewnętrzne ten bit jest ustawiony w stan niski. Po wznowieniu komunikacji bit wraca do stanu wysokiego.
13	LAN1 Port 3 OK	
14	Problem z zasobami	<p>Ten bit jest ustawiony w stan wysoki, gdy oprogramowanie interfejsu Ethernet ma problem z zasobami (np. brak pamięci danych). Wartość tego bitu jest zerowana w każdym cyklu pracy PLC.</p> <p>W zależności od powagi problemu interfejs Ethernet może całkowicie zaprzestać swojego działania. Szczegółowe informacje na temat błędów będą znajdować się w tabeli błędów kontrolera („Controller Fault Table”).</p> <p>Po więcej informacji można zwrócić się do instrukcji GFK-2225.</p>
15	Ostrzeżenie zbyt wysokiej temperaturze modułu	Ten bit jest ustawiony w stan wysoki, gdy temperatura komponentów interfejsu Ethernet przekracza określony limit. Bit jest zerowany po obniżeniu temperatury poniżej dopuszczalnego poziomu lub powrocie do normy ze stanu nadmiernej temperatury.
16	Interfejs LAN działa poprawnie	<p>W każdym cyklu PLC ten bit jest ustawiany w stan wysoki przez interfejs Ethernet. W przypadku, gdy interfejs nie jest w stanie skomunikować się z PLC, sterownik ustawia ten bit na stan niski.</p> <p>Kiedy ten bit jest w stanie niskim, wszystkie pozostałe bity statusowe interfejsu Ethernet stają się nieprawidłowe (nie należy brać ich pod uwagę, ponieważ ich stan może się różnić od rzeczywistego).</p>